

**INSTITUTO POLITÉCNICO NACIONAL
SECRETARÍA ACADÉMICA
DIRECCIÓN DE ESTUDIOS PROFESIONALES**

ESCUELA: UNIDAD PROFESIONAL INTERDISCIPLINARIA EN INGENIERÍA Y TECNOLOGÍAS AVANZADAS CARRERA: INGENIERÍA BIÓNICA, TELEMÁTICA Y MECATRÓNICA ESPECIALIDAD: COORDINACION: BÁSICAS DE INGENIERÍA DEPARTAMENTO:	ASIGNATURA: ARQUITECTURA DE COMPUTADORAS CLAVE: TCARCO0631 SEMESTRE: SEXTO CREDITOS: 10 VIGENTE: ENERO DE 1999 TIPO DE ASIGNATURA: TEÓRICO-PRÁCTICA MODALIDAD: ESCOLARIZADA	
<p>FUNDAMENTACIÓN DE LA ASIGNATURA</p> <p>Una de las herramientas que actualmente más se usa por reducciones de costo, es la computadora. Cuando se utiliza como herramienta en la construcción de un proyecto es necesario evaluar y determinar con que computadora se alcanza los mejores resultados en aspectos de costo/beneficio, de ahí la necesidad de tener los conocimientos que permitan analizar una arquitectura y determinar cómo es con respecto de otra.</p> <p>Entre las asignaturas antecedentes se encuentra la de Circuitos Lógicos, la de Programación y la de Comunicaciones II, como consecuentes están las asignaturas en las cuales para la solución de algún problema se utiliza la computadora como un elemento de hardware y software, tales como las asignaturas en donde se realicen proyectos y trabajos terminales.</p> <p>En la enseñanza de esta asignatura se revisan los diagramas de los principales elementos de arquitectura de interés, y se proponen diseños considerando sistemas mínimos que cumplan las principales características de los sistemas reales.</p> <p>La enseñanza de esta asignatura es teórico-práctica y el aprendizaje de ella depende en gran medida de las prácticas de laboratorio que se hagan y su aplicación en la solución de problemas específicos..</p> <p style="text-align: center;">OBJETIVO DE LA ASIGNATURA</p> <ul style="list-style-type: none"> • El alumno analizará y aplicará los conceptos relacionados con la arquitectura de sistemas de computo para determinar el ambiente de ejecución más óptimo para la implantación de sistemas. 		
TIEMPOS TOTALES ASIGNADOS: HRS/SEMESTRE: 90 HRS/SEMANA: 6 HRS/TEORÍA/SEMESTRE: 60 HRS/PRÁCTICA/SEMESTRE: 30	PROGRAMA ELABORADO O ACTUALIZADO POR: ACADEMIA DE BÁSICAS DE INGENIERÍA REVISADO POR: SUBDIRECCIÓN ACADÉMICA APROBADO POR: C.T.C.E./ 6 DE OCTUBRE DE 1998	AUTORIZADO POR: LA COMISIÓN DE PLANES Y PROGRAMAS DE ESTUDIO DEL C.G.C. / 19 DE NOVIEMBRE DE 1998

No. UNIDAD: I

NOMBRE: ALCANCES DE LA TECNOLOGÍA

OBJETIVOS PARTICULARES DE LA UNIDAD

- El alumno analizará y distinguirá las principales vertientes tecnológicas y la forma en que han influido en la definición de nuevas arquitectura de hardware y software.

# DE TEMA	TEMAS	INSTRUMENTACIÓN DIDÁCTICA	H/T	H/P	E.C.	CLAVE
1.1	Clasificación de arquitectura.	Presentación de los temas por parte del profesor usando pizarrón, proyector de acetatos y rotafolios.	0.5		0.5	1B, 2C,3C
1.2	Interacción de arquitectura-compiler.		0.5		0.5	
1.3	El modelo básico Von-Neumman.	Realización de ejercicios en clase por el profesor con participación de los alumnos.	1		1	
1.4	Arquitectura multinivel.	Realización de ejercicios en clase por parte del alumno guiados por el profesor.	1		1	
1.5	Principales fabricantes de microprocesadores.	Realización de tareas por parte del alumno.	0.5		0.5	
1.6	Comportamiento de arquitectura en el mercado.		0.5		0.5	
		SUBTOTAL	4	0	4	

No. UNIDAD: **II**NOMBRE: **REPRESENTACION DE DATOS****OBJETIVOS PARTICULARES DE LA UNIDAD**

- El alumno analizará y aplicará los conceptos fundamentales relacionados con la representación digital de información en sistemas de computo.

# DE TEMA	TEMAS	INSTRUMENTACIÓN DIDÁCTICA	H/T	H/P	E.C.	CLAVE
2.1	Sistemas numéricos.	Presentación de los temas por parte del profesor usando pizarrón, proyector de acetatos y rotafolios. Realización de ejercicios en clase por el profesor con participación de los alumnos. Realización de ejercicios en clase por parte del alumno guiados por el profesor. Realización de prácticas de laboratorio que comprueban los conceptos teóricos. Realización de tareas por parte del alumno.	1	2	1	1B, 2C, 3C
2.2	Representación aritmética.		0.5		0.5	
2.3	Representación de enteros.		0.5		0.5	
2.4	Números de punto flotante.		0.5		0.5	
2.5	Manejo de precisiones.		1.5		0.5	
		SUBTOTAL	4	2	4	

No. UNIDAD: **III**NOMBRE: **ORGANIZACIÓN DE LAS COMPUTADORAS****OBJETIVOS PARTICULARES DE LA UNIDAD**

- El alumno identificará los componentes más importantes dentro de una computadora y la forma en que se comunican.

# DE TEMA	TEMAS	INSTRUMENTACIÓN DIDÁCTICA	H/T	H/P	E.C.	CLAVE
3.1	Microprocesadores.	Presentación de los temas por parte del profesor usando pizarrón, proyector de acetatos y rotafolios.	2		2	1B, 2C, 3C y 4C
3.2	Memorias.		1		1	
3.3	Dispositivos de entrada/salida.	Realización de ejercicios en clase por el profesor con participación de los alumnos.	1	8	1	
3.4	Redes de computadora sistemas distribuidos.	Realización de ejercicios en clase por parte del alumno guiados por el profesor. Realización de prácticas de laboratorio que comprueban los conceptos teóricos. Realización de tareas por parte del alumno.	2		2	
		SUBTOTAL	6	8	8	

No. UNIDAD: IV

NOMBRE: NIVEL DE LÓGICA DIGITAL

OBJETIVOS PARTICULARES DE LA UNIDAD

- El alumno aplicará las características de los elementos básicos de la arquitectura de una computadora y los combinará para diseñar sistemas mínimos.

# DE TEMA	TEMAS	INSTRUMENTACIÓN DIDÁCTICA	H/T	H/P	E.C.	CLAVE
4.1	Circuitos combinatoriales y secuenciales.	Presentación de los temas por parte del profesor usando pizarrón, proyector de acetatos y rotafolios.	2	2	2	1B, 2C, 3C y 4C
4.2	Microprocesadores, memoria, dispositivos de entrada y salida, buses de comunicación.	Realización de ejercicios en clase por el profesor con participación de los alumnos.	4	8	4	
4.3	Ejemplos de microprocesadores.	Realización de ejercicios en clase por parte del alumno guiados por el profesor. Realización de prácticas de laboratorio que comprueban los conceptos teóricos. Realización de tareas por parte del alumno.	2		2	
		SUBTOTAL	8	10	8	

No. UNIDAD: V

NOMBRE: NIVEL DE MICROPROGRAMACIÓN

OBJETIVOS PARTICULARES DE LA UNIDAD

- El alumno analizará y aplicará los conceptos de microprogramación en arquitecturas típicas.

# DE TEMA	TEMAS	INSTRUMENTACIÓN DIDÁCTICA	H/T	H/P	E.C.	CLAVE
5.1	Un ejemplo de microarquitectura.	Presentación de los temas por parte del profesor usando pizarrón, proyector de acetatos y rotafolios.	1		1	1B, 2C, 3C
5.2	Un ejemplo de macroarquitectura.		1		1	
5.3	Un ejemplo de microprograma.	Realización de ejercicios en clase por el profesor con participación de los alumnos.	1		1	
5.4	Diseño del nivel de microprogramación.	Realización de ejercicios en clase por parte del alumno guiados por el profesor.	3	2	3	
5.5	Nanoprogramación.	Realización de prácticas de laboratorio que comprueban los conceptos teóricos.	1		1	
5.6	Ejemplos.	Realización de tareas por parte del alumno.	1		1	
		SUBTOTAL	8	2	8	

No. UNIDAD: VI

NOMBRE: NIVEL DE MÁQUINA CONVENCIONAL

OBJETIVOS PARTICULARES DE LA UNIDAD

- El alumno identificará los principales conceptos sobre la ejecución de programas.

# DE TEMA	TEMAS	INSTRUMENTACIÓN DIDÁCTICA	H/T	H/P	E.C.	CLAVE
6.1	Ejemplos.	Presentación de los temas por parte del profesor usando pizarrón, proyector de acetatos y rotafolios.	1		1	1B, 2C, 3C
6.2	Formatos de instrucción.		1		1	
6.3	Direccionamiento.	Realización de ejercicios en clase por el profesor con participación de los alumnos.	2	2	2	
6.4	Tipos de instrucciones.	Realización de ejercicios en clase por parte del alumno guiados por el profesor.	2		2	
6.5	Flujo de control.	Realización de prácticas de laboratorio que comprueban los conceptos teóricos. Realización de tareas por parte del alumno.	2	2	2	
		SUBTOTAL	8	4	8	

No. UNIDAD: VII

NOMBRE: NIVEL DE SISTEMA OPERATIVO

OBJETIVOS PARTICULARES DE LA UNIDAD

- El alumno aplicará los conceptos de sistemas operativos para la evaluación de diferentes arquitecturas.

# DE TEMA	TEMAS	INSTRUMENTACIÓN DIDÁCTICA	H/T	H/P	E.C.	CLAVE
7.1	Instrucciones para el manejo virtual de entrada/salida.	Presentación de los temas por parte del profesor usando pizarrón, proyector de acetatos y rotafolios.	2		2	1B, 2C, 3C
7.2	Instrucciones virtuales usadas en el procesamiento paralelo.		2		2	
7.3	Memoria virtual.	Realización de ejercicios en clase por el profesor con participación de los alumnos.	2		2	
7.4	Multitareas.	Realización de ejercicios en clase por parte del alumno guiados por el profesor. Realización de tareas por parte del alumno.	2		2	
		SUBTOTAL	8	0	8	

No. UNIDAD: VIII

NOMBRE: NIVEL DE LENGUAJE ENSAMBLADOR

OBJETIVOS PARTICULARES DE LA UNIDAD

- El alumno analizará las características de los lenguajes de programación de bajo nivel y su relación con la arquitectura de su máquina huésped.

# DE TEMA	TEMAS	INSTRUMENTACIÓN DIDÁCTICA	H/T	H/P	E.C.	CLAVE
8.1	Sintaxis.	Presentación de los temas por parte del profesor usando pizarrón, proyector de acetatos y rotafolios.	0.5		0.5	1B, 2C, 3C
8.2	Modo de direccionamiento.		1	2	1	
8.3	Formatos.	Realización de ejercicios en clase por el profesor con participación de los alumnos.	0.5		0.5	
8.4	Tipos de ensambladores.		2		2	
8.5	Cargador y ligador.	Realización de ejercicios en clase por parte del alumno guiados por el profesor.	1.5		1.5	
8.6	Monitores.	Realización de prácticas de laboratorio que comprueban los conceptos teóricos.	1.5		1.5	
8.7	Justificación de uso de ensambladores.	Realización de tareas por parte del alumno.	1	2	1	
		SUBTOTAL	8	4	8	

No. UNIDAD: IX

NOMBRE: ARQUITECTURAS RISC Y CISC

OBJETIVOS PARTICULARES DE LA UNIDAD

- El alumno evaluará las diferencias entre arquitecturas convencionales y arquitecturas RISC y CISC.

# DE TEMA	TEMAS	INSTRUMENTACIÓN DIDÁCTICA	H/T	H/P	E.C.	CLAVE
9.1	Principios de diseño de las máquinas RISC.	Presentación de los temas por parte del profesor usando pizarrón, proyector de acetatos y rotafolios. Realización de ejercicios en clase por el profesor con participación de los alumnos. Realización de ejercicios en clase por parte del alumno guiados por el profesor. Realización de tareas por parte del alumno.	2		2	1B, 2C, 3C
9.2	RISC vs CICS.		2		2	
9.3	Análisis de arquitectura RISC (SPARC, MIPS, Alpha y Power PC)		2		2	
		SUBTOTAL	6	0	6	

# PRAC	NOMBRE DE LA PRÁCTICA	RELACIONES DE U. TEMÁTICAS	HORAS PRAC.	LUGAR DE REALIZACIÓN
1	Números de punto flotante	II	2	LABORATORIO DE COMPUTACION
2	Dispositivos de entrada/salida: El puerto serie	III	4	
3	Dispositivos de entrada/salida: El puerto paralelo	III	4	
4	Circuitos lógicos	IV	2	
5	El BUS AT: Decodificación de direcciones	IV	4	
6	El BUS AT: Lectura y escritura	IV	4	
7	Microprogramación	V	2	
8	Nivel de maquina convencional	VI	4	
9	El programa ensamblador	VIII	4	

PERIODO	UNIDADES TEMÁTICAS	PROCEDIMIENTOS DE EVALUACIÓN	
1°	I, II, III y IV(4.1)	70% DEL EXÁMEN ESCRITO + 20% PRÁCTICAS + 10% TAREAS Y PARTICIPACIONES.	
2°	IV(4.2, 4.3), V, VI	70% DEL EXÁMEN ESCRITO + 20% PRÁCTICAS + 10% TAREAS Y PARTICIPACIONES.	
3°	VII, VIII y IX	70% DEL EXÁMEN ESCRITO + 20% PRÁCTICAS + 10% TAREAS Y PARTICIPACIONES.	
CLAVE	B	C	BIBLIOGRAFÍA
1	X		TANENBAUM, ANDREW, <u>ORGANIZACIÓN DE LAS COMPUTADORAS: UN ENFOQUE ESTRUCTURADO</u> , 2ª EDICIÓN, ED. PRENTICE-HALL, MEXICO, 1993
2		X	DASGUPTA, SUBRATA, <u>COMPUTER ARCHITECTURE AND MODERN SYNTHESES</u> , VOL. I, II, 1ª EDICION, ED. JOHN WILEY & SONS , INC., N.Y., 1989
3		X	BARTEE, THOMAS C, <u>COMPUTER ARCHITECTURE AND LOGIC DESING</u> , 1ª EDICION, ED. MC GRAW HILL, N.Y. , 1994
4		X	EGGEBRECHT, R ; LEWIS C , <u>INTERFACING TO THE IBM PERSONAL COMPUTER</u> , 1ª EDICION, ED. H.W. SAMS, INDIANA, 1990